

國立臺北大學電機工程研究所畢業生論文清單

畢業學年度	學生姓名	論文名稱	指導教授
100	李偉智	單電感雙輸出降升壓型轉換器之分析與設計	劉萬榮
100	陳泓維	迷宮式繞徑史坦納樹快速演算法	詹景裕
100	吳翊群	建構智慧型手機上路徑規劃之通用模型	詹景裕
100	黃彥輔	低電磁干擾之 D 類放大器	黃弘一
100	李霈穎	變異因素低敏感性之高解析度時間數位轉換器	黃弘一
100	陳琨元	具自動校正之轉導電容濾波器	黃弘一
100	Allenn Dela Cerna Lowaton	使用無過壓電荷幫浦之白光 LED 驅動電路	黃弘一
100	Chinet O. Mocerro	低功耗能量擷取與儲存之太陽能電池應用	黃弘一
100	Ralph Eric Castillo Tatlonghari	高電源拒低壓線性穩壓器之無線電源積體電路	黃弘一
100	林育正	使用水波法及 A*方法解決無線網路最小成本流問題的一個智能高效最佳解	何善輝
100	張哲豪	探討訊框錯誤對 FlexRay 通訊系統的影響	陳永源
100	尤莉雅	智慧型模糊血壓居家照護系統	沈榮麟
100	陳建宏	應用階層式行為建議與回復機制於智慧家庭	沈榮麟
100	黃煒傑	應用於群播系統之具時限性階層式存取控制和金鑰管理機制	沈榮麟 劉萬榮
100	吳忠翰	主動式監控攝影機破壞偵測以及物件追蹤實現於 Android 平台	林道通
99	陳靜惠	低電磁干擾之高效率脈波寬度調變穩壓器設計	劉萬榮
99	潘俊男	高效率脈波寬度調變降壓轉換器與低壓 D 類功率	劉萬榮
99	林嘉新	交錯式非線性控制功率因素校正晶片設計	劉萬榮
99	徐志杰	應用於電源供應器前級之數位控制功率因數校正器之設計	劉萬榮
99	曾榮泓	具有電磁干擾抑制與溫度補償之多通道 LED 驅動系統晶片之設計	劉萬榮
99	魏鼎宇	無外部電容之近場無線電源積體電路	黃弘一
99	陳政宇	疊接式無電容之電壓穩壓器	黃弘一
99	阮翌翔	應用於溫度感測器之低電壓三角積分調變器	黃弘一

99	Gene Fe Panes Palencia	切換電容式三角調變之展頻時脈產生器	黃弘一
99	黃泰翔	嵌入式雙核心平台實現 SURF 加速	黃俊堯
99	周德智	半色調影像中資料隱藏之研究	吳信龍 張仁俊
99	黃慶鴻	改進基於二次餘數的無線射頻辨識協定	吳信龍 張仁俊
98	曾俊昌	低電磁干擾之雙模同步切換式升壓穩壓器設計	劉萬榮
98	林子傑	低電磁干擾與免輸出濾波器之 D 類功率放大器設計	劉萬榮
98	劉啟宇	以數位訊號控制器為控制核心實現功率因數校正級之設計	劉萬榮
98	林倉震	高解析度超取樣 delta-sigma 類比數位轉換器之實現與設計	劉萬榮
98	Nieva Malagum Mapula	整合昇壓穩壓器之多通道定電流 LED 驅動電路設計	劉萬榮
98	Mary Loralie E. Bulasa	整合低壓降穩壓器之多通道精準電流 LED 驅動電路設計	劉萬榮
98	Aileen B. Caberos	應用於交流直流電壓轉換器之混合式功率因數校正電路設計與實現	劉萬榮
98	陳泰均	最佳通道指派演算法	詹景裕
98	鄭元凱	使用電流控制脈波寬度調變器之 D 類放大器	黃弘一
98	江盛嘉	基體輸入電流交換邏輯之電路設計與最佳化流程	黃弘一
98	孫詩佳	1 至 16 倍速 DVD 燒錄器寫入時脈訊號產生器	黃弘一
98	李昆樺	具寬頻操作之同步映射延遲電路	黃弘一
98	Hugo Francisco Cruz Garces	生醫植入通訊服務之無線資料傳輸前端電路設計	黃弘一
98	Gilbert Andrew Elizondo Matig-A	使用類比可程式化零點頻率及預先增強器之低壓差動傳輸器	黃弘一
98	Patrick Adrian Siasol Conge	使用列位像素合成之低光源互補式金氧半影像感測器	黃弘一
98	黃聖元	中介軟體：應用程式模組化開發機制	黃俊堯
98	李明耀	一個真實世界與虛擬世界交錯的社群	黃俊堯
98	董進如	合成化戰場下數位戰士之通資裝備研究	黃俊堯
98	高義舜	無建背景模式即時物件向量偵測於 DSP 實作及人行計數之應用	林道通
98	陳麒元	新的時間空間取捨攻擊法於單向雜湊函數預存映象	吳信龍 張仁俊

98	張淑貞	在半色調圖像中隱藏視覺圖案	張仁俊 吳信龍
97	陳柄興	雙模同步切換式升壓轉換器之研製	劉萬榮
97	Jefferson Abelo Hora	以 0.13umCMOS 製程實現非同步式雙模降壓轉換器設計	劉萬榮
97	Marynelle Leonor Zabate Rosales	以微處理器實現數位控制式 DC-DC 降壓轉換器設計	劉萬榮
97	Olga Joy Mocorro Labajo	An 18-bit Oversampling Audio Delta Sigma D/A Converter Design	劉萬榮
97	Walton Boiser Lacorte	Design and Implementation of a High Efficiency Digitally Controlled DC-DC Boost Converter	劉萬榮
97	王建廷	一種創新的方法用於解決超大型積體電路平面規劃最佳化問題	詹景裕 雒超民
97	許智淵	6-Gbit/s 序列先進科技鏈接展頻時脈產生器	黃弘一
97	李明達	混合電壓式同步雙向傳輸接收器	黃弘一
97	許世強	低電壓溫度數位轉換器	黃弘一
97	林彥良	使用傳輸閘架構之混合電壓介面輸出輸入電路	黃弘一
97	蔡馥謙	多重內插相位輸出鎖相迴路	黃弘一
97	林裕翔	應用高階模糊派屈網路於學習評量系統	沈榮麟
97	林昱安	基於離散對數之新盲簽章	沈榮麟
97	郭立傑	利用三維圖學模型製作電腦全像片之研究	黃俊堯 鄭超仁
97	何智恩	在多頻道感知無線網路上有效率的動態調整媒體存取控制協定	陳裕賢
97	洪康璋	在車載網路中兩週期合併之合作媒體存取協定	陳裕賢
97	蔡宜哲	在水底感測網路中之多重路徑繞徑協定	陳裕賢 莊東穎
97	林民爵	自然場景視訊文字定位與數位訊號處理器之實作	林道通
96	古惟今	用於影像篡改偵測與定位的易碎浮水印技術	張仁俊

※資料來源：臺灣博碩士論文知識加值系統
(本校帳號登錄之統計資料)